

## Asignaciones y funciones de las marcas especiales (SM)

### *SMB 0-29 (Marcas especiales de sólo lectura de la CPU S7-200)*

[SMB0](#) Bits de estado

[SMB1](#) Bits de estado de las operaciones

[SMB2](#) Búfer de recepción de caracteres en modo Freeport

[SMB3](#) Error de paridad en modo Freeport

[SMB4](#) Desbordamiento de la cola de espera (interrupciones)

[SMB5](#) Bits de estado de E/S

[SMB6](#) Identificador de la CPU

[SMB8-SMB21](#) Identificadores de los módulos de ampliación y bytes de estado de error

[SMW22-SMW26](#) Palabras de estado del tiempo de ciclo

[SMB28-SMB29](#) Valores de los potenciómetros analógicos

### *SMB 30-194 (Marcas especiales de lectura/escritura de la CPU S7-200)*

[SMB30-SMB130](#) Comunicación en modo Freeport

[SMB31-SMW32](#) Escribir en EEPROM

[SMB34-SMB35](#) Intervalos de las interrupciones temporizadas

[SMB36-SMB65](#) Bytes de programación de HSC0, HSC1 y HSC2

[SMB66-SMB85](#) Bytes de programación de la salida de impulsos

[SMB86-SMB94](#) y [SMB186-SMB194](#) Recibir mensajes

[SMB98-SMB99](#)

[SMB131-SMB165](#) Bytes de programación de HSC3, HSC4 y HSC5

[SMB166-SMB194](#) Tabla de definición del perfil PTO

SMB200-SMB299 Reservadas para los módulos de ampliación inteligentes. Consulte la documentación del módulo en cuestión.

---

## SMB0 Bits de estado

El byte de marcas 0 (SM0.0 - SM0.7) contiene ocho bits de estado que la CPU S7-200 actualiza al final de cada ciclo. Estos bits permiten activar diversas funciones del programa.

<b>Marcas especiales (sólo lectura)</b>	<b>Descripción</b>
SM0.0	Este bit siempre está activado.
SM0.1	Este bit se activa en el primer ciclo. Se utiliza p.ej. para llamar una subrutina de inicialización.
SM0.2	Este bit se activa durante un ciclo si se pierden los datos remanentes. Se puede utilizar como marca de error o como mecanismo para llamar a una secuencia especial de arranque.
SM0.3	Este bit se activa durante un ciclo cuando se pasa a modo RUN tras conectarse la alimentación. Se puede utilizar durante el tiempo de calentamiento de la instalación antes del funcionamiento normal.
SM0.4	Este bit ofrece un reloj que está activado durante 30 segundos y desactivado durante 30 segundos, siendo el tiempo de ciclo de 1 minuto. Ofrece un retardo fácil de utilizar o un tiempo de reloj de 1 minuto.
SM0.5	Este bit ofrece un reloj que está activado durante 0,5 segundos y desactivado durante 0,5 segundos, siendo el tiempo de ciclo de 1 segundo. Ofrece un reloj que está activado durante 0,5 segundos y desactivado durante 0,5 segundos, siendo el tiempo de ciclo de 1 minuto.
SM0.6	Este bit es un reloj de ciclo que está activado en un ciclo y desactivado en el ciclo siguiente. Se puede utilizar como entrada de contaje de ciclos.
SM0.7	Este bit indica la posición del selector de modos de operación (OFF = TERM; ON = RUN). Si el bit se utiliza para habilitar el modo Freeport cuando el selector esté en posición RUN, se podrá habilitar la comunicación normal con la unidad de programación cambiando el selector a TERM.

---

## SMB28-SMB29 Valores de los potenciómetros analógicos

Los bytes de marcas 28 y 29 almacenan los valores digitales introducidos para los potenciómetros analógicos 0 y 1.

<b>Byte de marcas (sólo lectura)</b>	<b>Descripción</b>
SMB28	Este byte almacena el valor introducido con le potenciómetro analógico 0. El valor se actualiza una vez por ciclo en STOP/RUN.
SMB29	Este byte almacena el valor introducido con le potenciómetro analógico 1. El valor se actualiza una vez por ciclo en STOP/RUN.

---